

APM32F003x6_TMR

从 Bootloader 跳转到 APP，TMR4 中断定时异常

【FAQ】

芯片型号	APM32F003x6
问题类型/涉及模块	TMR
简要描述	从 Bootloader（指用户编写的 BootLoader）跳转到 APP 后，TMR4 中断定时出现异常，从原本的 1.4s 延时变成了 1.4ms，systick 中断延时和串口发送功能仍正常在跑。
原因分析	Bootloader 的中断向量跳转关键变量和 APP 的中断处理函数关键变量在 RAM 的中存放位置有冲突。
解决方案	需要把二者的关键变量存放位置做优化——如 Boot 变量放在固定位置 0x2000_0000，APP 的 RAM 起始位置从 0x2000_0004 开始（详细资料请参考《使用 USART 实现 APM32F00x 应用编程》）。

【修订历史】

日期	版本	修改记录
2022.3.25	V1.0	新建

权责说明

本文档不以任何方式对任何知识产权进行明示或默示的授权或许可。如果本文档涉及任何第三方产品或服务，不应被视为极海授权使用此类第三方产品或服务或知识产权的保证。（除非在极海销售条款中另有说明）

如我司经销的极海产品与本文档中提出的声明和/或技术特点的规定约定不一致的，则以经销产品的销售条款为准。本文档的说明不视为以任何形式造成或扩大极海的任何责任。