

APM32F103C8T6_TMR1

TMR1 输出异常

【FAQ】

芯片型号	APM32F103C8T6
问题类型/涉及模块	TMR1
简要描述	TMR1 输出异常。
原因分析	TMR1 互补通道只使用 CH1N，不使能 CH1，将 CH1 作为普通 GPIO 配置，测试发现无法输出 CH1N 波形在使能 TMR1 时，使用了 RCC_APB2PeriphReset(TIM1,ENABLE);开启后导致 TMR1 外设配置无效
解决方案	应该禁止 TMR1 复位，增加代码： RCC_APB2PeriphReset(TIM1,DISABLE);。

【修订历史】

日期	版本	修改记录
2022.5.24	V1.0	新建

权责说明

本文档不以任何方式对任何知识产权进行明示或默示的授权或许可。如果本文档涉及任何第三方产品或服务，不应被视为极海授权使用此类第三方产品或服务或知识产权的保证。（除非在极海销售条款中另有说明）

如我司经销的极海产品与本文档中提出的声明和/或技术特点的规定约定不一致的，则以经销产品的销售条款为准。本文档的说明不视为以任何形式造成或扩大极海的任何责任。