

APM32E103RET6_GPIO

PB14 使用 SPI3 功能时一直为高电平

【FAQ】

芯片型号	APM32E103RET6
问题类型/涉及模块	GPIO
简要描述	PB14 使用 SPI3 功能时一直为高电平
原因分析	PB14 为 SWD 管脚，默认内部上拉，需要改变其功能。
解决方案	需失能 JTAG 后才可正常使用（竞品无需该操作）。

【修订历史】

日期	版本	修改记录
2022.7.25	V1.0	新建

权责说明

本文档不以任何方式对任何知识产权进行明示或默示的授权或许可。如果本文档涉及任何第三方产品或服务，不应被视为极海授权使用此类第三方产品或服务或知识产权的保证。（除非在极海销售条款中另有说明）

如我司经销的极海产品与本文档中提出的声明和/或技术特点的规定约定不一致的，则以经销产品的销售条款为准。本文档的说明不视为以任何形式造成或扩大极海的任何责任。