

# APM32F030C8T6\_SWD 接口

## SWD 烧录接口硬件设计问题

### 【FAQ】

|           |                                       |
|-----------|---------------------------------------|
| 芯片型号      | APM32F030C8T6                         |
| 问题类型/涉及模块 | SWD 接口                                |
| 简要描述      | SWD 烧录接口硬件设计问题                        |
| 原因分析      | SWD 烧录接口的 SWCLK 和 SWDIO 是否可以同时拉高设计？   |
| 解决方案      | 为了避免 SW 误操作，建议按照 SWCLK 拉低、SWDIO 拉高设计。 |

**【修订历史】**

| 日期        | 版本   | 修改记录 |
|-----------|------|------|
| 2022.9.20 | V1.0 | 新建   |

**权责说明**

本文档不以任何方式对任何知识产权进行明示或默示的授权或许可。如果本文档涉及任何第三方产品或服务，不应被视为极海授权使用此类第三方产品或服务或知识产权的保证。（除非在极海销售条款中另有说明）

如我司经销的极海产品与本文档中提出的声明和/或技术特点的规定约定不一致的，则以经销产品的销售条款为准。本文档的说明不视为以任何形式造成或扩大极海的任何责任。