

APM32E103VET6_ADC

SYSCLK 为 120MHZ 时 ADC 采样值不精确

【FAQ】

芯片型号	APM32E103VET6
问题类型/涉及模块	ADC
简要描述	SYSCLK 为 120MHZ 时 ADC 采样值不精确
原因分析	软件配置中，SYSCLK 为 120MHz 时，ADCCLK 超过了最大标定值 14MHz，达到了 15MHz，ADC 采样精度得不到保障。
解决方案	配置倍频和分频系数，使 ADCCLK 被调至 0.6~14MHz 后，ADC 采样值准确。

【修订历史】

日期	版本	修改记录
2022.9.20	V1.0	新建

权责说明

本文档不以任何方式对任何知识产权进行明示或默示的授权或许可。如果本文档涉及任何第三方产品或服务，不应被视为极海授权使用此类第三方产品或服务或知识产权的保证。（除非在极海销售条款中另有说明）

如我司经销的极海产品与本文档中提出的声明和/或技术特点的规定约定不一致的，则以经销产品的销售条款为准。本文档的说明不视为以任何形式造成或扩大极海的任何责任。