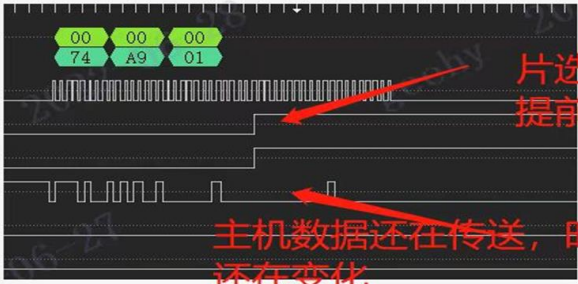
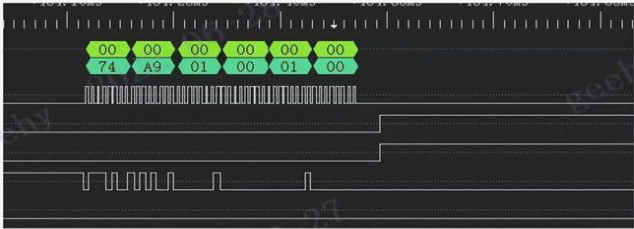


APM32F091RCT6_SPI

从机接收数据不完整

【FAQ】

芯片型号	APM32F091RCT6
问题类型/涉及模块	SPI
简要描述	从机接收数据不完整
原因分析	场景： 硬件 SPI 中断方式与基带芯片通信，MOSI 线有数据发送，基带芯片未收到数据，软件模拟通信正常。 原因： 硬件 SPI 收发数据时，片选信号提前拉高，导致从机接收数据不完整。
解决方案	建议在中断函数中拉高片选信号前增加延时，效果见下图  片选信号提前拉高 主机数据还在传送，时钟也还在变化  在硬件SPI中断函数中拉高片选信号的操作前加硬延时，片选拉高延后

【修订历史】

日期	版本	修改记录
2022.9.20	V1.0	新建

权责说明

本文档不以任何方式对任何知识产权进行明示或默示的授权或许可。如果本文档涉及任何第三方产品或服务，不应被视为极海授权使用此类第三方产品或服务或知识产权的保证。（除非在极海销售条款中另有说明）

如我司经销的极海产品与本文档中提出的声明和/或技术特点的规定约定不一致的，则以经销产品的销售条款为准。本文档的说明不视为以任何形式造成或扩大极海的任何责任。